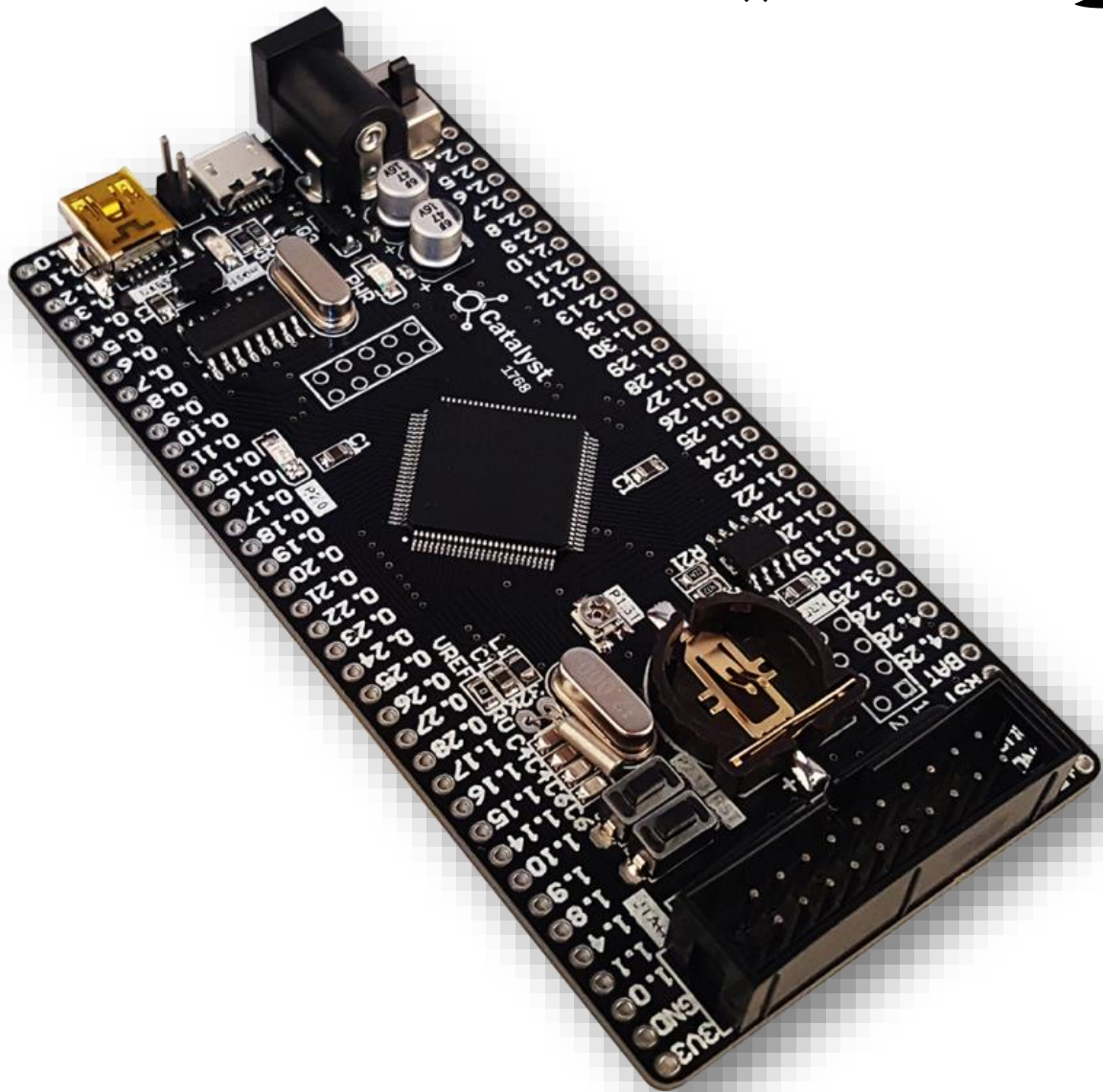


برد کاتالیست LPC1768



راهنمای کاربری

نسخه 1.0

پاییز 1396

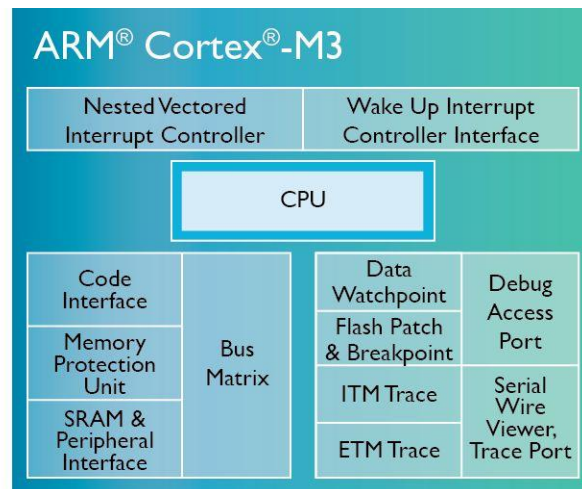
فهرست

2	1. معرفی محصول
3	2. ویژگی های محصول
4	3. چیدمان برد
5	4. ابعاد برد
6	5. نحوه پروگرام برد

1. معرفی محصول

بردهای کاتالیست در واقع نسل جدید بردهای راه انداز شرکت ECA می‌باشند که این بار با ظاهری متفاوت تر از همیشه و امکانات و دید کاربردی به مراتب گسترده تر طراحی و تولید شده‌اند. واژه "کاتالیست" یک کلمه در اصل یونانی بوده و در علم شیمی به ماده ای اطلاق می شود که سرعت واکنش های شیمیایی را شدیداً افزایش می دهد. ایده و بیس اولیه طراحی بردهای آموزشی کاتالیست نیز دقیقاً بر این اصل بوده است که این بردها به عنوان یک کاتالیزور ، سرعت طراحی و ایجاد نمونه اولیه یا حتی ساخت محصولات الکترونیکی را افزایش داده و طراحان را از دردسرهای مرتبط با آن خلاص کند.

در ادامه روال توسعه و گسترش این سری از بردها، برد کاتالیست 1768 بر پایه میکروکنترلر قدرتمند و محبوب LPC1768 از تولیدات شرکت NXP طراحی و تولید شده است . در پردازنده این برد همانند بردهای کاتالیست F100Z و F200Z از هسته Cortex-M3 با حداکثر سرعت کلاک 100MHz استفاده شده است که با تجهیزات جانبی کاملی که در کنار هسته قرار گرفته اند مجموعه کاملی در اختیار طراحان سیستم های Embedded قرار میدهد. از جمله اهداف طراحی این نسل از پردازنده ها می توان به مصارف اندازه گیری ، ارتباطات صنعتی ، کنترل موتور های صنعتی ، سیستم های هوشمند و رباتیک اشاره کرد.



2. ویژگی های محصول

- تراشه ی LPC1768

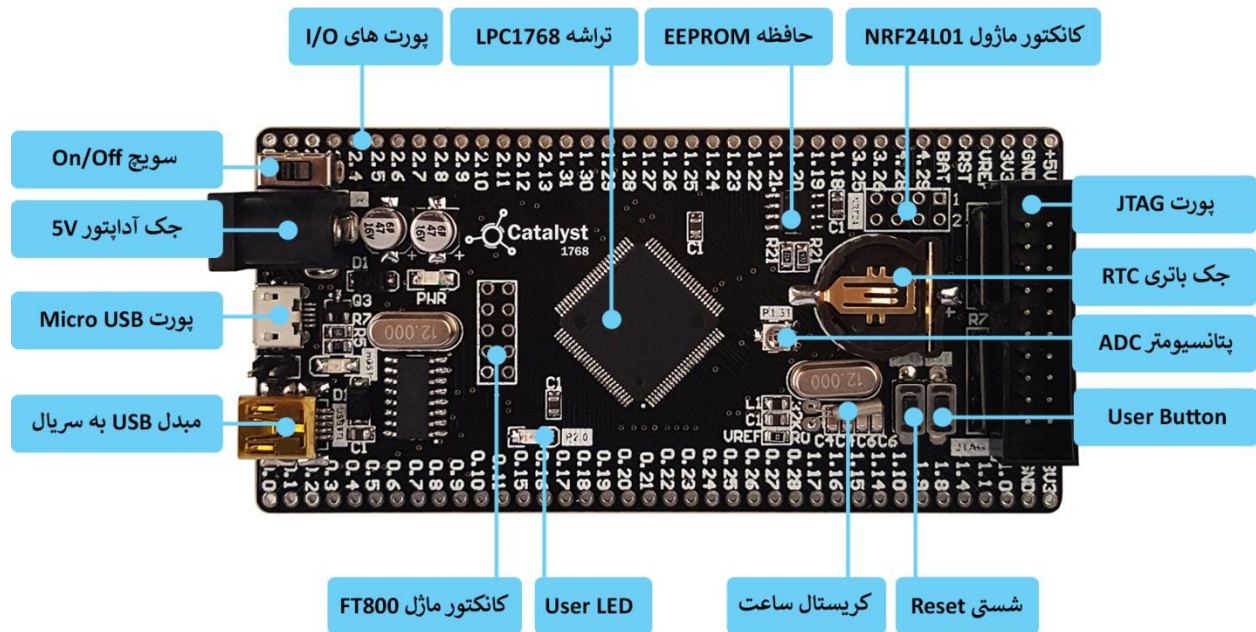


- فرکانس کاری : 100 مگاهرتز
- میزان حافظه فلش : 512 کیلوبایت
- میزان رم : 64 کیلوبایت
- آنالوگ به دیجیتال: 8 کانال 12 بیتی
- دیجیتال به آنالوگ: 2 کانال 12 بیتی
- پایه های قابل برنامه ریزی : 70 عدد
- تایمر : 4 عدد
- دارای پروتکل های CAN , I2C , SPI , USART , Ethernet MAC, USB Device/Host/OTG

- برد کاتالیست LPC1768

- تراشه LPC1768 با فرکانس کاری 100 مگاهرتز و 512 کیلوبایت حافظه برنامه
- مبدل USB به سریال CH340G متصل به واحد USART
- کانکتور Micro USB با کارکرد به عنوان Device و Host
- یک عدد پتانسیومتر متصل به ورودی آنالوگ
- کانکتور جهت اتصال ماژول بیسیم NRF24L01
- یک عدد LED متصل به پین PWM میکروکنترلر
- یک عدد Push Button متصل به پین اینتراپت خارجی
- کانکتور باتری خارجی و کریستال ساعت متصل به واحد RTC
- کانکتور برای اتصال برد درایور LCD 4.3 inch با تراشه FT800
- حافظه EEPROM خارجی با ظرفیت 32 کیلو بیت (AT24C32)
- کانکتور 2*10 استاندارد برای پروگرام و دیباگ از طریق JTAG و SWD
- بدون نیاز به پروگرامر و امکان پروگرام از طریق USB و نرم افزار Flash Magic

3. چیدمان برد



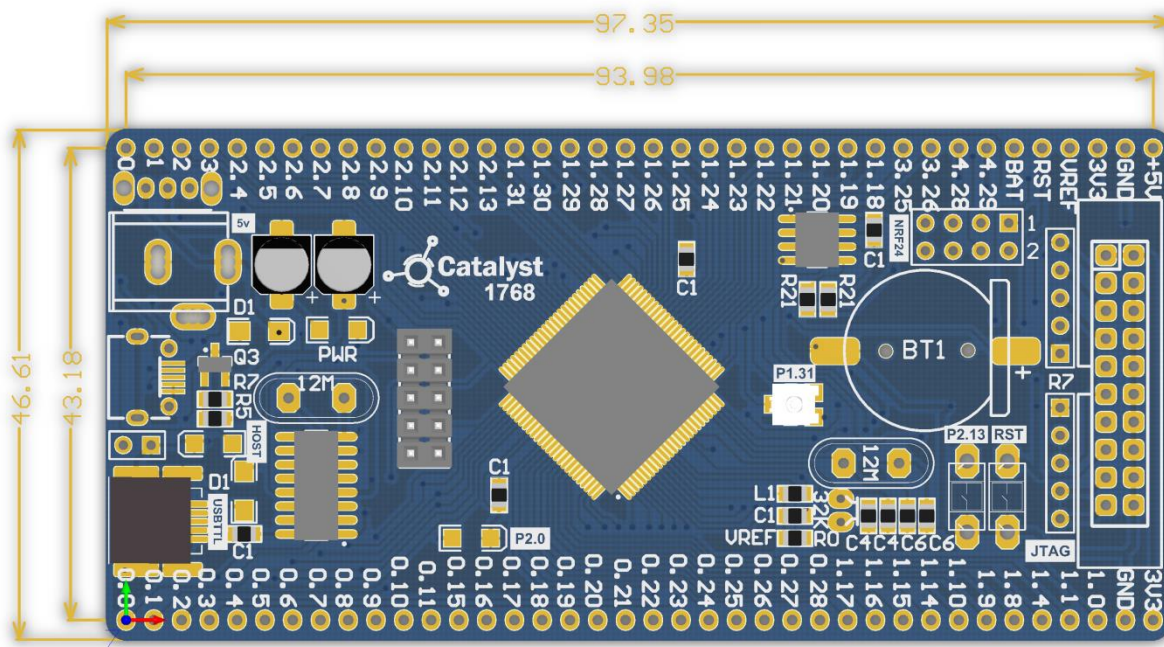
*مبدل USB به سریال هم در بوت لودر و هم برای ارتباط سریال با LPC1768 کاربرد دارد.

*برای استفاده از پورت USB در حالت Host جامپر زیر کانکتور USB وصل شود.

*پورت JTAG در هر دو حالت JTAG و SWD میتواند استفاده شود.

*از اعمال تغذیه بالاتر از 5 ولت خودداری شود.

4. ابعاد برد



5. نحوه پروگرام برد

دو روش برای پروگرام کردن برد کاتالیست LPC1768 وجود دارد که هر کدام مزایا و معایب خاص خود را دارند که به آنها اشاره خواهیم کرد.

1- استفاده از بوت لودر ISP و بدون نیاز به پروگرامر خارجی

مزایا: در روش بوت لودر ISP احتیاجی به پروگرامر خارجی ندارد و میتوان مستقیماً میکروکنترلر را با کابل USB به کامپیوتر متصل و پروگرام کرد.

معایب: امکان استفاده ی مستقیم از کامپایلر Keil جهت پروگرام نمودن وجود ندارد بلکه بایستی از نرم افزار اختصاصی جهت پروگرام استفاده کرد. همچنین امکان دیباگ میکروکنترلر در این روش وجود ندارد.

2- استفاده از پروگرامر خارجی J-Link

مزایا: در این روش، پروگرامر جیلینک مستقیماً به پورت JTAG متصل شده و میکروکنترلر بصورت مستقیم از طریق کامپایلر پروگرام می گردد. شما علاوه بر پروگرام نمودن، می توانید برنامه خود را دیباگ سخت افزاری کنید. یعنی اینکه برنامه خود را خط به خط اجرا نموده و فرایند اجرای برنامه را مشاهده نمایید. دیباگ سخت افزاری به منظور تسریع فرایند آموزش و در پروژه های حرفه ای جهت ایرادیابی و رفع باگ سریع برنامه مورد استفاده قرار می گیرد.

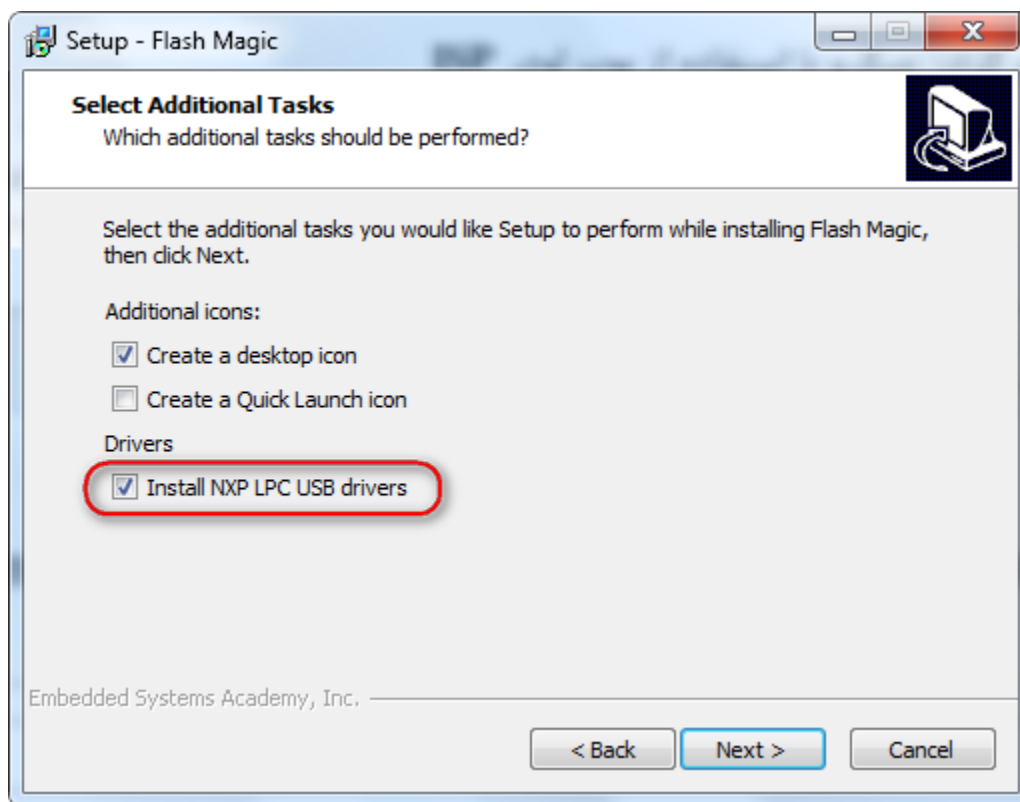
معایب: نیاز به تهیه ی سخت افزار J-Link دارد.

5.1 نحوه ی پروگرام کردن میکرو با استفاده از بوت لودر ISP

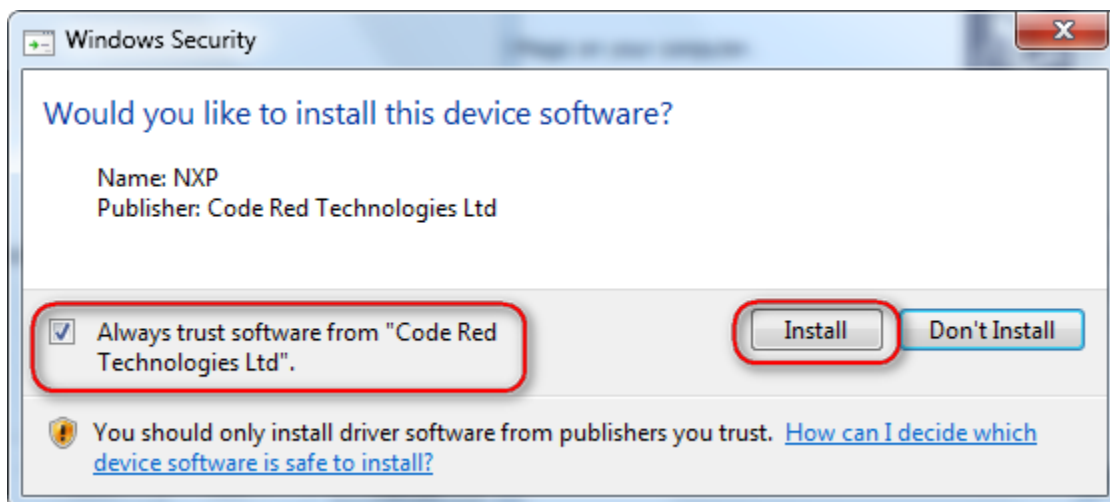
ابتدا آخرین نسخه نرم افزار FlashMagic را از صفحه محصول یا وب سایت زیر تهیه و نصب نمایید.

<http://www.flashmagictool.com/download.html&d=FlashMagic.exe>

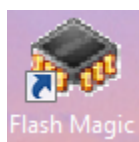
پس از اجرای فایل نصب در این برگه تیک گزینه Install NXP LPC USB drivers را بزنید.



و همچنین در این برگه بر روی Install کلیک نمایید.



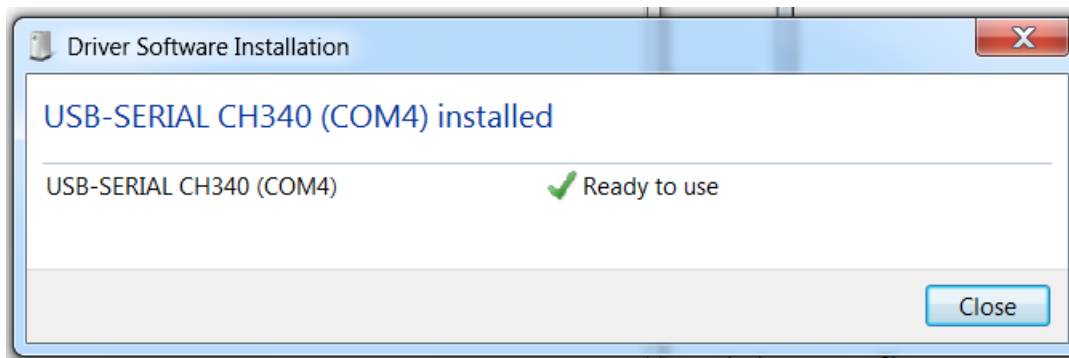
پس از عملیات نصب آیکون برنامه بر روی صفحه ظاهر خواهد شد.



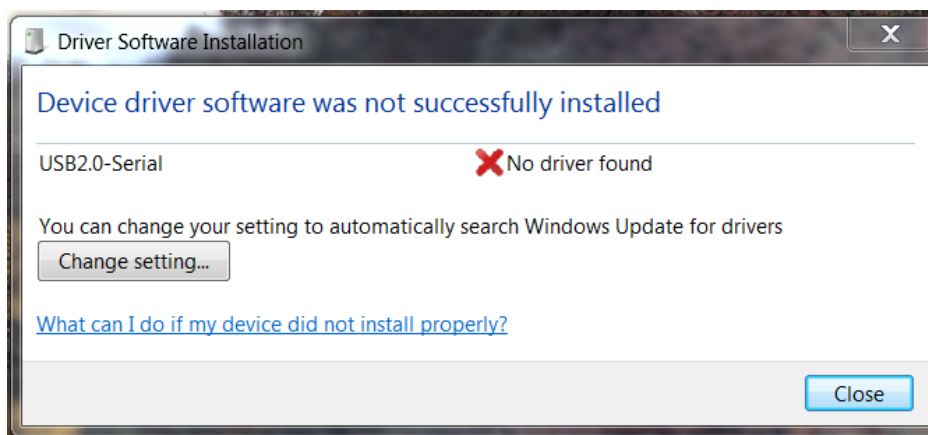
برای شناسایی برد توسط سیستم عامل نیاز به درایور CH340 داریم. فایل درایور CH341SER را از صفحه محصول یا لینک زیر دانلود و نصب نمایید.

<http://www.wch.cn/downfile/5>

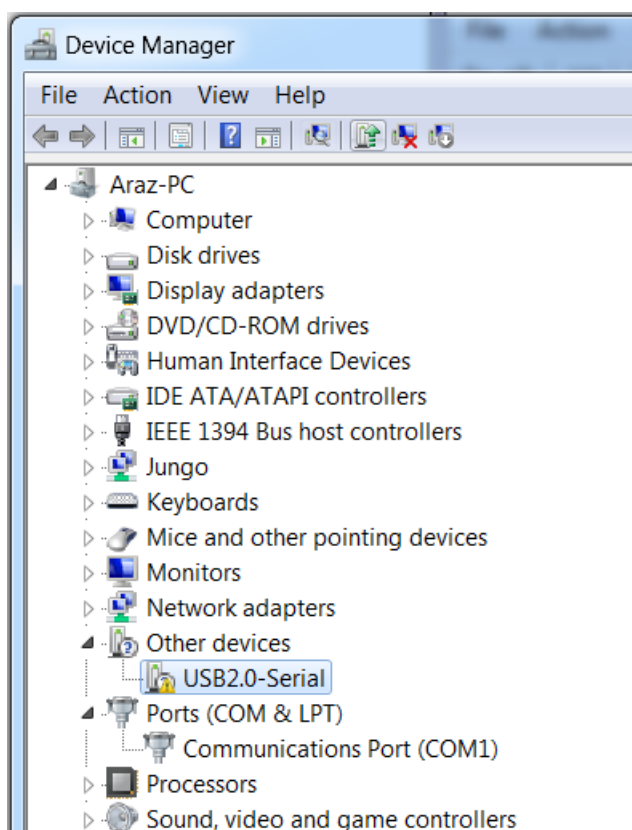
آداپتور تغذیه‌ی 5 ولت برد را وصل نموده و همچنین پورت USB (مبدل USB به سریال - USBTTL) را به کامپیوتر متصل نمائید. سیستم عامل می‌بایست دستگاه جدید را به عنوان پورت سریال شناسایی نماید.



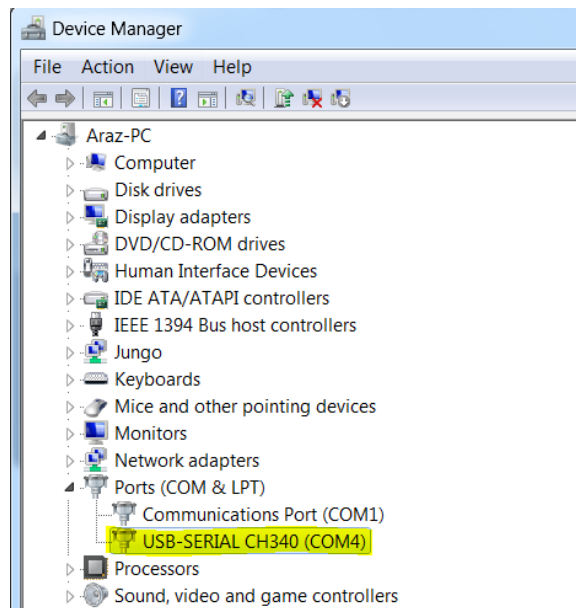
اگر برد شناسایی نشود صفحه‌ی زیر ظاهر خواهد شد:



در این حالت به Device Manager رفته و بصورت دستی درایور را با مسیر دهی پوشه CH341SER نصب نمایید.

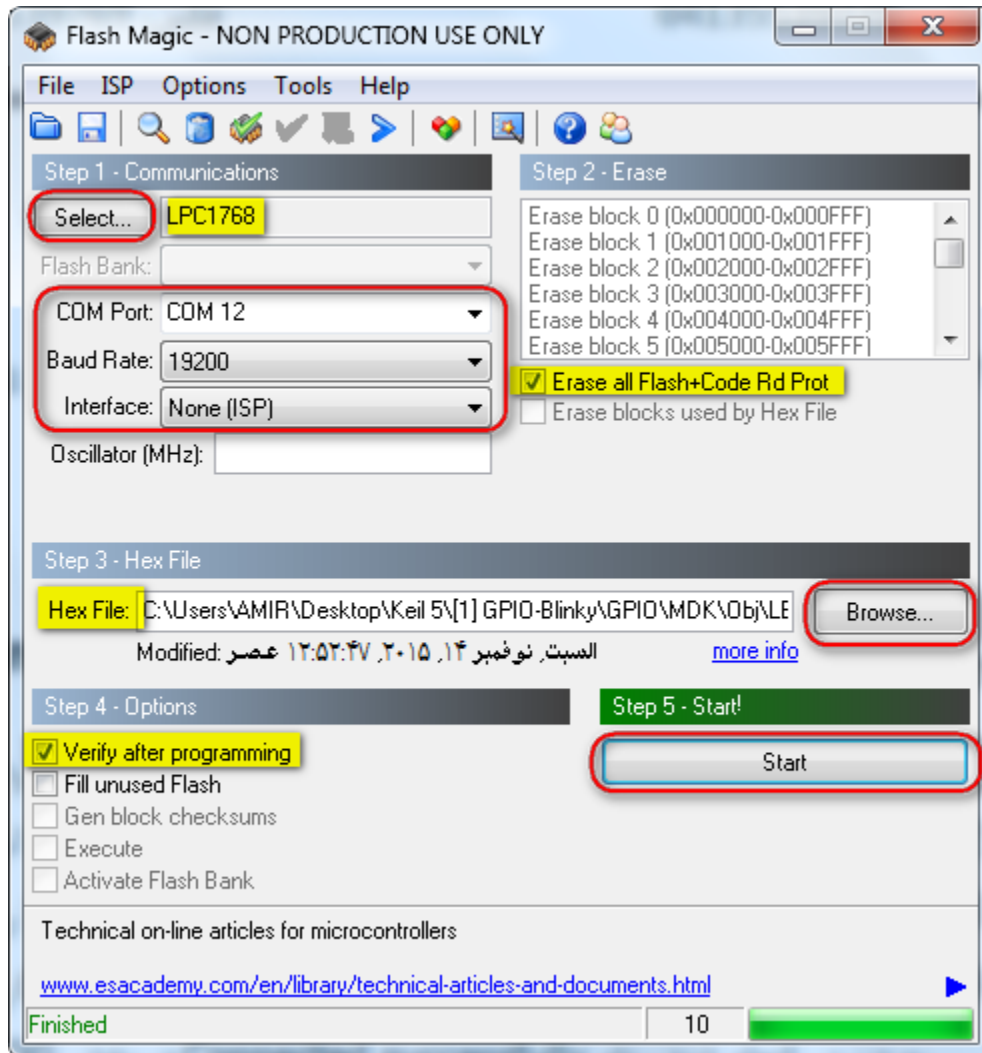


بر روی USB2.0-Serial کلیک راست کرده و گزینه‌ی Update Driver Software... را بزنید سپس از برگه‌ی باز شده گزینه‌ی انتخاب دستی مسیر را انتخاب کرده و مسیر پوشه درایور را مشخص نمایید تا درایور نصب شود.



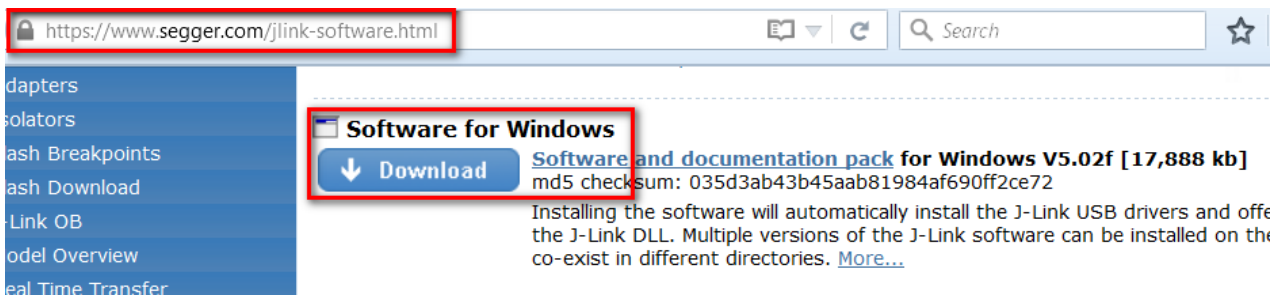
در اینجا شماره‌ی پورت اختصاص داده شد COM4 می‌باشد.

حال نرم افزار FlashMagic را اجرا کرده و نوع میکروکنترلر و پورت اختصاص داده شده برای مبدل USB به سریال و تنظیمات آن را مطابق شکل مشخص نمایید.

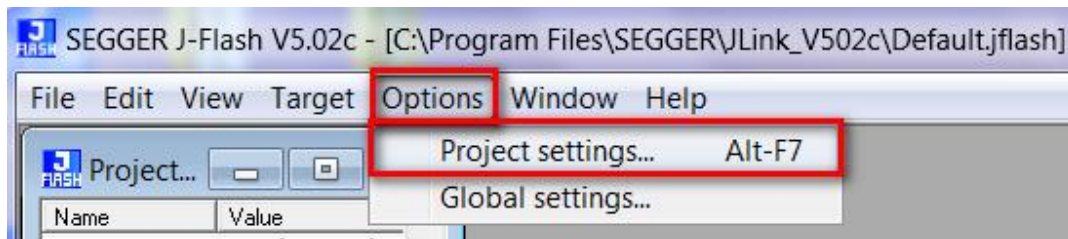


مسیر فایل HEX مورد نظر را با فشردن کلید Browse.. مشخص نمایید و برای بازبینی پروگرام صحیح میکروکنترلر تیک گزینه Verify after programming را بزنید. کلید Start را فشار دهید تا عملیات انتقال فایل شروع شود. پس از چند ثانیه پیغام سبز رنگ Finished نشان میدهد که عملیات به خوبی انجام شده است. دقت کنید که در بردهای کاتالیست نیاز به هیچ گونه تغییر فیزیکی روی برد و حتی فشردن کلید ریست نیز لازم نبوده و تمامی کارها بصورت خودکار و توسط نرم افزار انجام می شود.

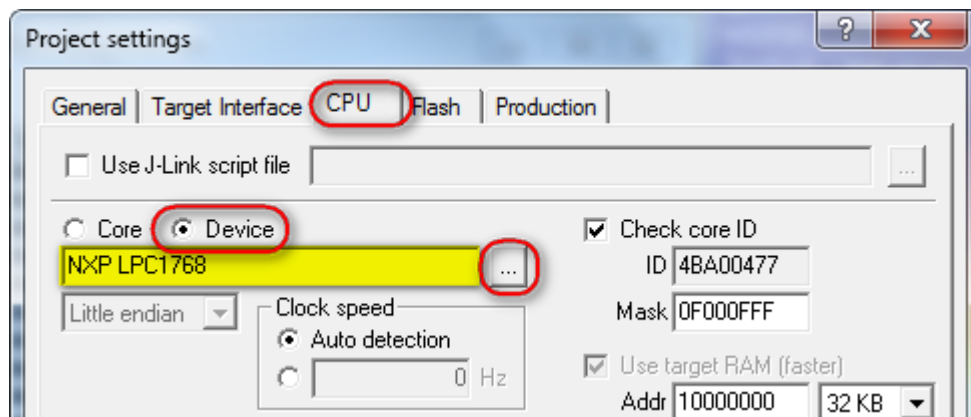
5.2 نحوه پروگرام کردن میکرو با استفاده از پروگرامر J-Link :
 آخرین نسخه نرم افزار J-Link را از وب سایت Segger دانلود و نصب نمایید.



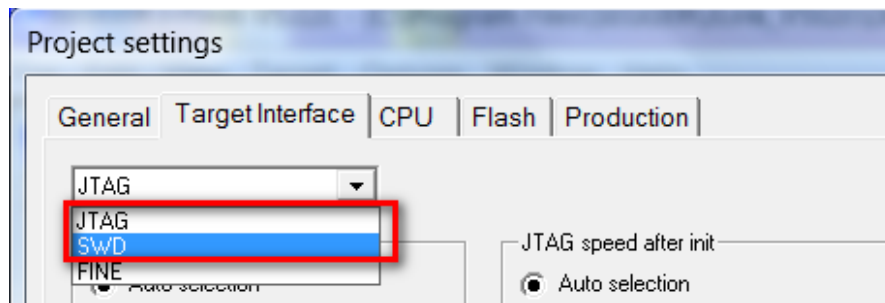
برد کاتالیست را به پروگرامر J-Link متصل نموده و نرم افزار J-Flash را اجرا نمایید.
 از بخش Options گزینه ی Project Settings را انتخاب کنید.



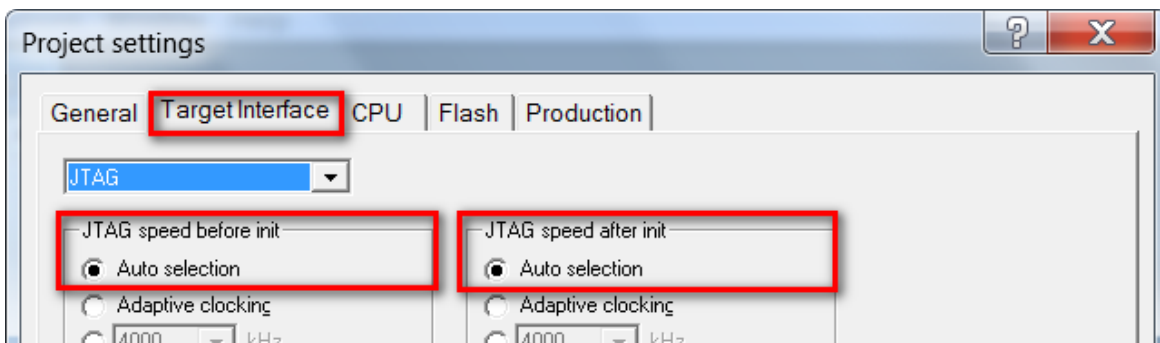
از سربرگ CPU تیک گزینه ی Device را زده و میکروکنترلر NXP LPC1768 را انتخاب کنید.



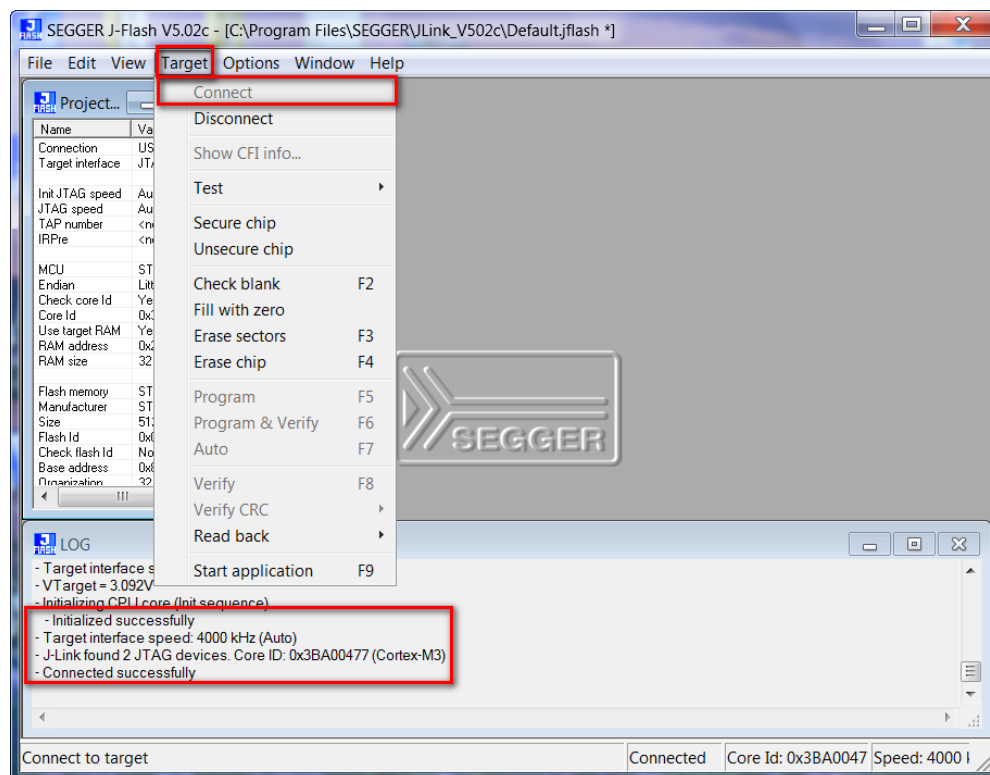
از سربرگ Target Interface از لیست باز شو هم میتوان گزینه ی JTAG را انتخاب کرد و هم میتوان گزینه ی SWD را انتخاب کرد. فرق پروتکل JTAG و SWD در این است که در روش SWD فقط از 2 پایه و در روش JTAG از 6 پایه جهت پروگرام کردن میکرو استفاده میشود؛ مزیت روش SWD در اختیار گذاشتن پایه های آزاد بیشتری برای کاربر میباشد.



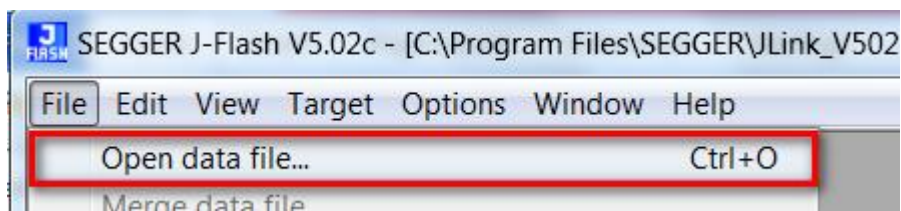
کلاک را روی حالت Auto تنظیم نمائید.



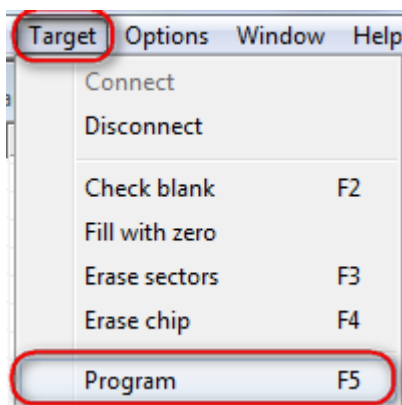
در حالیکه تغذیه برد را وصل کرده اید از تب Target گزینه Connect را بزنید. در صورتیکه عملیات اتصال به درستی انجام شود پیغام Connected successfully در بخش LOG نمایش داده می شود.



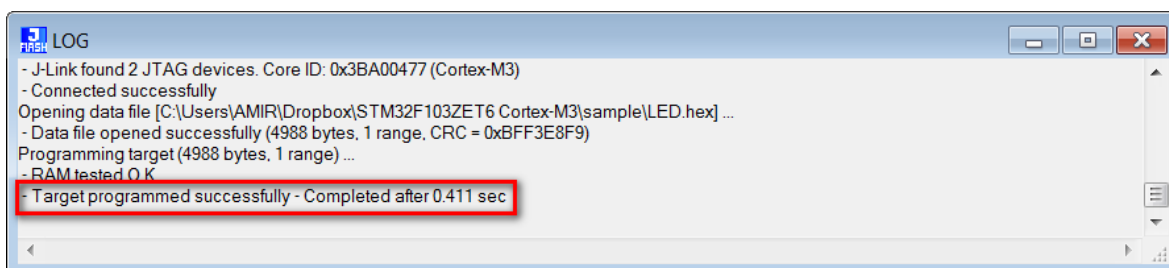
حال می توانید از بخش File, فایل هگز یا Bin مورد نظر را از طریق گزینه ی Open data file وارد برنامه نمایید.



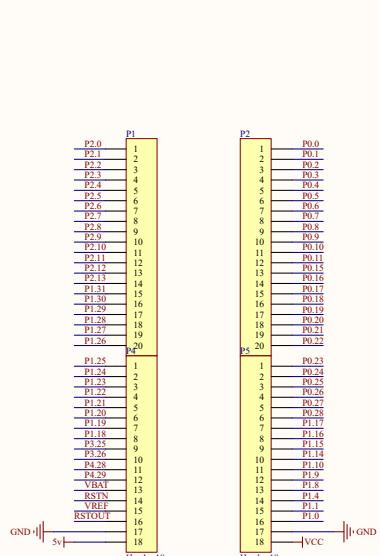
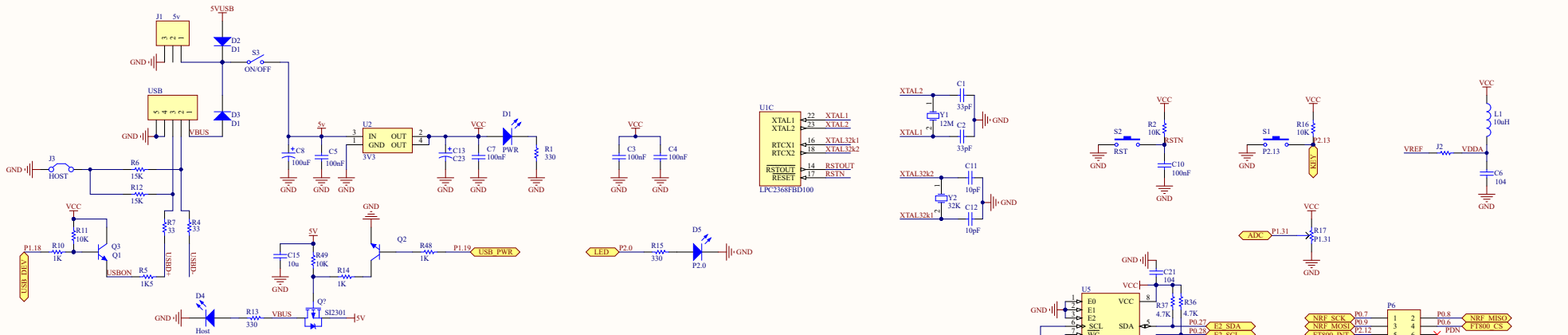
از منوی Target با گزینه Program یا فشردن کلید F5 آن را بر روی میکروکنترلر پروگرام نمائید.



در صورت موفق آمیز بودن پیغام Target programmed successfully - Completed نمایش داده میشود.



در نهایت از تب Target گزینه Disconnect را بزنید.



U1A	Pin	Function	U1B	Pin	Function
P0[0]	RD1	TXD3_SDA1	1	TDI	TDI
P0[1]	TD1	RXD3_SCL1	2	TDO	TDO
P0[2]	TXD0		3	TCK	TCK
P0[3]	RXD0		4	TMS	TMS
P0[4]	SRX	CLK_RRD2_CAP[0]	5	TRST	TRST
P0[5]	DSRX	WS_TD2_CAP[1]	6	RTCK	RTCK
P0[6]	DSRX	SDA_SEL1MAT[0]	7	RTCK	RTCK
P0[7]	DSRX	CLK_SCK1MAT[1]	8	RTCK	RTCK
P0[8]	DSRX	WS_MISO1MAT[2]	9	RTCK	RTCK
P0[9]	DSRX	SDA_MOSI1MAT[3]	10	RTCK	RTCK
P0[10]	TXD2	SDA2MAT[3]	11	RTCK	RTCK
P0[11]	RXD2	SCL2MAT[3]	12	RTCK	RTCK
P0[12]	RXD1	SCK0_SCK	13	RTCK	RTCK
P0[13]	TXD1	MISO0_MISO	14	RTCK	RTCK
P0[14]	RXD1	SSEL0_SSEL	15	RTCK	RTCK
P0[15]	TXD0	SDA0_SDA	16	RTCK	RTCK
P0[16]	RXD0	SCL0_SCL	17	RTCK	RTCK
P0[17]	TXD0	SDA0_SDA	18	RTCK	RTCK
P0[18]	RXD0	SCL0_SCL	19	RTCK	RTCK
P0[19]	TXD0	SDA0_SDA	20	RTCK	RTCK
P0[20]	RXD0	SCL0_SCL	21	RTCK	RTCK
P0[21]	TXD0	SDA0_SDA	22	RTCK	RTCK
P0[22]	RXD0	SCL0_SCL	23	RTCK	RTCK
P0[23]	TXD0	SDA0_SDA	24	RTCK	RTCK
P0[24]	RXD0	SCL0_SCL	25	RTCK	RTCK
P0[25]	TXD0	SDA0_SDA	26	RTCK	RTCK
P0[26]	RXD0	SCL0_SCL	27	RTCK	RTCK
P0[27]	TXD0	SDA0_SDA	28	RTCK	RTCK
P0[28]	RXD0	SCL0_SCL	29	RTCK	RTCK
P0[29]	TXD0	SDA0_SDA	30	RTCK	RTCK
P0[30]	RXD0	SCL0_SCL	31	RTCK	RTCK
P0[31]	TXD0	SDA0_SDA	32	RTCK	RTCK
P0[32]	RXD0	SCL0_SCL	33	RTCK	RTCK
P0[33]	TXD0	SDA0_SDA	34	RTCK	RTCK
P0[34]	RXD0	SCL0_SCL	35	RTCK	RTCK
P0[35]	TXD0	SDA0_SDA	36	RTCK	RTCK
P0[36]	RXD0	SCL0_SCL	37	RTCK	RTCK
P0[37]	TXD0	SDA0_SDA	38	RTCK	RTCK
P0[38]	RXD0	SCL0_SCL	39	RTCK	RTCK
P0[39]	TXD0	SDA0_SDA	40	RTCK	RTCK
P0[40]	RXD0	SCL0_SCL	41	RTCK	RTCK
P0[41]	TXD0	SDA0_SDA	42	RTCK	RTCK
P0[42]	RXD0	SCL0_SCL	43	RTCK	RTCK
P0[43]	TXD0	SDA0_SDA	44	RTCK	RTCK
P0[44]	RXD0	SCL0_SCL	45	RTCK	RTCK
P0[45]	TXD0	SDA0_SDA	46	RTCK	RTCK
P0[46]	RXD0	SCL0_SCL	47	RTCK	RTCK
P0[47]	TXD0	SDA0_SDA	48	RTCK	RTCK
P0[48]	RXD0	SCL0_SCL	49	RTCK	RTCK
P0[49]	TXD0	SDA0_SDA	50	RTCK	RTCK
P0[50]	RXD0	SCL0_SCL	51	RTCK	RTCK
P0[51]	TXD0	SDA0_SDA	52	RTCK	RTCK
P0[52]	RXD0	SCL0_SCL	53	RTCK	RTCK
P0[53]	TXD0	SDA0_SDA	54	RTCK	RTCK
P0[54]	RXD0	SCL0_SCL	55	RTCK	RTCK
P0[55]	TXD0	SDA0_SDA	56	RTCK	RTCK
P0[56]	RXD0	SCL0_SCL	57	RTCK	RTCK
P0[57]	TXD0	SDA0_SDA	58	RTCK	RTCK
P0[58]	RXD0	SCL0_SCL	59	RTCK	RTCK
P0[59]	TXD0	SDA0_SDA	60	RTCK	RTCK
P0[60]	RXD0	SCL0_SCL	61	RTCK	RTCK
P0[61]	TXD0	SDA0_SDA	62	RTCK	RTCK
P0[62]	RXD0	SCL0_SCL	63	RTCK	RTCK
P0[63]	TXD0	SDA0_SDA	64	RTCK	RTCK
P0[64]	RXD0	SCL0_SCL	65	RTCK	RTCK
P0[65]	TXD0	SDA0_SDA	66	RTCK	RTCK
P0[66]	RXD0	SCL0_SCL	67	RTCK	RTCK
P0[67]	TXD0	SDA0_SDA	68	RTCK	RTCK
P0[68]	RXD0	SCL0_SCL	69	RTCK	RTCK
P0[69]	TXD0	SDA0_SDA	70	RTCK	RTCK
P0[70]	RXD0	SCL0_SCL	71	RTCK	RTCK
P0[71]	TXD0	SDA0_SDA	72	RTCK	RTCK
P0[72]	RXD0	SCL0_SCL	73	RTCK	RTCK
P0[73]	TXD0	SDA0_SDA	74	RTCK	RTCK
P0[74]	RXD0	SCL0_SCL	75	RTCK	RTCK
P0[75]	TXD0	SDA0_SDA	76	RTCK	RTCK
P0[76]	RXD0	SCL0_SCL	77	RTCK	RTCK
P0[77]	TXD0	SDA0_SDA	78	RTCK	RTCK
P0[78]	RXD0	SCL0_SCL	79	RTCK	RTCK
P0[79]	TXD0	SDA0_SDA	80	RTCK	RTCK
P0[80]	RXD0	SCL0_SCL	81	RTCK	RTCK
P0[81]	TXD0	SDA0_SDA	82	RTCK	RTCK
P0[82]	RXD0	SCL0_SCL	83	RTCK	RTCK
P0[83]	TXD0	SDA0_SDA	84	RTCK	RTCK
P0[84]	RXD0	SCL0_SCL	85	RTCK	RTCK
P0[85]	TXD0	SDA0_SDA	86	RTCK	RTCK
P0[86]	RXD0	SCL0_SCL	87	RTCK	RTCK
P0[87]	TXD0	SDA0_SDA	88	RTCK	RTCK
P0[88]	RXD0	SCL0_SCL	89	RTCK	RTCK
P0[89]	TXD0	SDA0_SDA	90	RTCK	RTCK
P0[90]	RXD0	SCL0_SCL	91	RTCK	RTCK
P0[91]	TXD0	SDA0_SDA	92	RTCK	RTCK
P0[92]	RXD0	SCL0_SCL	93	RTCK	RTCK
P0[93]	TXD0	SDA0_SDA	94	RTCK	RTCK
P0[94]	RXD0	SCL0_SCL	95	RTCK	RTCK
P0[95]	TXD0	SDA0_SDA	96	RTCK	RTCK
P0[96]	RXD0	SCL0_SCL	97	RTCK	RTCK
P0[97]	TXD0	SDA0_SDA	98	RTCK	RTCK
P0[98]	RXD0	SCL0_SCL	99	RTCK	RTCK
P0[99]	TXD0	SDA0_SDA	100	RTCK	RTCK

